

**Vîlcu Dana - Mihaela**

Fișa de verificare a îndeplinirii standardelor academiei de înscriere la concurs  
pentru ocuparea funcției de lector universitar / șef de lucrări

1. Deținerea diplomei de doctor  
2004, **Doctorat în Informatică**, Univ. Paris XII – Val de Marne, Créteil, Franța, *Systèmes temps réel embarqués: ordonnancement optimal de tâches pour la consommation énergétique du processeur*, <http://doxa.u-pec.fr/theses/th0211370.pdf>  
Atestat nr. 20392/25.06.2007 de echivalare în România a titlului de doctor în domeniul Informatică
2. Cel puțin 3 lucrări publicate în reviste indexate în baze de date recunoscute, altele decât cele publicate pentru obținerea titlului de doctor și/sau ocuparea postului de asistent universitar  
**D. Vîlcu**, *Real Time Scheduling and CPU Power Consumption in Embedded Systems*, Miclea, L. et al. (eds.), "Proc. 2008 IEEE Intl. Conf. on Automation, Quality and Testing, Robotics (AQTR 2008)", 22-25 may 2008, Cluj-Napoca, Romania, Vol. 1, pp. 261-266, IEEE Catalog Number CFP08AQT-PRT, ISBN 978-1-4244-2576-1; DOI 10.1109/AQTR.2008.4588746; *ISI Web Of Science*  
**D. Vîlcu**, *CPU Power Consumption in Relation to Scheduling, Real Time Kernel Features, and Application Implementation*, Buletin Științific Univ. Pitești, Seria Matematică și Informatică, Nr. 12 (2006), 1-16, ISSN 1453-116X; *Zentralblatt – Zbl* 1240.68032  
**D. Vîlcu**, *Principal Component Analysis Using the RLS Algorithm. From Theory to a Parallel Implementation*, Analele Universității București, Secțiunea Informatică, XLVII 1/1998, 103–109; *MathSciNet - MR1796463*
3. Să fi publicat singur sau în colaborare o culegere de probleme sau un îndrumar de laborator în domeniul postului  
G. Albeanu (coord.), N. M. Iacob, L. C. Defta, **D. M. Vîlcu**, A. Averian, „Capitole fundamentale de informatică”, Ed. Fundației România de Măine, ISBN 978-606-20-0304-3, 2018